

ARITHMETISCHE DARSTELLUNG DER FORMALEN LOGIK

Literaturgesamverzeichnis

Peter Jaenecke

- ASSER, GÜNTER. (1972a): *Einführung in die mathematische Logik. Teil 1 Aussagenkalkül*. BSB B. G. Teubner Verlagsgesellschaft, Leipzig 41972.
- ASSER, GÜNTER. (1972b): *Einführung in die mathematische Logik. Teil 2 Prädikatenkalkül der ersten Stufe*. BSB B. G. Teubner Verlagsgesellschaft, Leipzig 1972.
- ASSER, GÜNTER. (1981): *Einführung in die mathematische Logik. Teil 3 Prädikatenlogik höherer Stufe*. BSB B. G. Teubner Verlagsgesellschaft, Leipzig 1981.
- BERNSTEIN, B. A. (1936): Postulates for Boolean algebra involving the operation of complete disjunction. *Annals of Mathematics*, **37**, No. 2, 1936, p. 317 – 325.
- BOCHENSKI, INNOCENT M. (): *Formale Logik*. Alber Verlag, Freiburg.
- BÖHME, GERT (1981): *Einstieg in die mathematische Logik*. Carl Hanser Verlag München/Wien 1981.
- BORKOWSKI, LUDWIK (): *Formale Logik. Logische Systeme. Einführung in die Metalogik*. Akademie-Verlag Berlin.
- ESSLER, WILHELM K. (1966): *Einführung in die Logik*. Alfred Kröner Verlag Stuttgart 1966.
- FELSCHER, WALTER (1993): *Berechenbarkeit: Rekursive Funktionen und programmierbare Funktionen*. Springer-Lehrbuch. Berlin etc. 1993.
- FELSCHER, WALTER (1999?): *Lectures on Mathematical Logic*. 3 Bände.
- FRINK, ORRIN (1928): On the existence of linear algebras in Boolean algebras. *Bulletin of the American Mathematical Society*, **34**, 1928, p. 329-333.
- HARBECK, GERD (1972): *Einführung in die formale Logik*. August Bagel, Düsseldorf; Ferdinand Hirt, Kiel; Friedrich Vieweg + Sohn, Braunschweig. 41972.
- HERMES, HANS & SCHOLZ, HEINRICH (1937): Ein neuer Vollständigkeitsbeweis für das reduzierte Fregesche Axiomensystem des Aussagenkalküls. *Forschungen zur Logik und zur Grundlegung der exakten Wissenschaften, Neue Folge* **1**, 1937, p. 1 – 40.
- Reprografischer Nachdruck: *Forschungen zur Logik und zur Grundlegung der exakten Wissenschaften. Neue Folge Heft 1 – 8*. Verlag Dr. H. A. Gerstenberg, Hildesheim, 1970.
- HILBERT, DAVID & ACKERMANN, WILHELM (1972): *Grundzüge der theoretischen Logik*. Springer-Verlag Berlin/Heidelberg/New York 61972.
- HOYNINGEN-HUENE, PAUL (1988): *Formale Logik. Eine philosophische Einführung*. Verlag Philipp Reclam jun., Stuttgart 1998.
- IEEE Standard Logic 1164: std_logic_1164 multi-value logic system Source code: verfügbar unter http://www.ece.msstate.edu/~reese/EE8993/ieee_standards/std_logic_1164.vhd (letzter Zugriff: 11.02.08).
- JUHOS, BÉLA (1954): *Elemente der neuen Logik*. Humboldt-Verlag Frankfurt/M. – Wien 1954.
- KLAUS, GEORG (1972): *Moderne Logik. Abriß der formalen Logik*. VEB Deutscher Verlag der Wissenschaften, Berlin 61972.
- KREMER, PHILIP & URQUHART, ALASDAIR (\geq 1991): Supervaluation fixed-point logics of truths. <http://individual.utoronto.ca/philipkremers/onlinepapers/supervaltruth.pdf>.
- KUTSCHERA, FRANZ VON & BREITKOPF, ALBERT (1974): *Einführung in die moderne Logik*. Verlag Karl Alber Freiburg/München 31974 (1. Auflage 1971).
- LORENZEN, PAUL (1970): *Formale Logik*. Sammlung Götschen Band 1176/1176a, Walter de Gruyter & Co., Berlin 1970.
- McCUNE, WILLIAM; VEROFF, ROBERT; FITELSON, BRANDEN; HARRIS, KENNETH; FEIST, ANDREW & WOS, LARRY (2002): Short Single Axioms for Boolean Algebra. *Journal of Automated Reasoning*, **29**, no. 1, 2002, p. 1-16.
- MENNE, ALBERT (1966): *Einführung in die Logik*. Franke Verlag Bern und München 1966.
- MORRIS MANO, M.: *Digital Design*. Prentice Hall, Pearson Education International. New Jersey (USA) etc. 32002.
- MULLER, D. E. (1954): Application of Boolean Algebra to switching circuits design and to error detection. *IRE Trans. Electron. Comp.*, Vol EC-3, 1954, p. 6 – 12.
- PEANO, G. (1895): *Formulaire de Mathématiques*, 1895, Teil I, p. 5.

- PEIRCE, CHARLES SANDERS (1880/1933): A Boolean Algebra with One Constant. In: Charles Hartshorne & Paul Weiss (eds.): *The simplest Mathematics* (Collected Papers Vol. 4). Harvard University Press, Cambridge/Mass. 1933, p. 12 – 20.
- POSTHOFF, CHRISTIAN & STEINBACH, BERND (2004): *Logical Functions and Equations. Binary Models for Computer Science*. Springer Netherlands Dordrecht, 2004.
- REED, S. M. (1954): A class of multiple-error correcting codes and their decoding scheme. *IRE Trans. Inf. Th.*, Vol **PGIT-4**, 1954, p. 38 – 49.
- ROSENKRANZ, SVEN (2006): *Einführung in die Logik*. Verlag J. B. Metzler, Stuttgart / Weimar, 2006.
- SASAO, T. (1993): *Logic Synthesis and Optimization*. Kluwer Academic Publishers, Boston/ London/ Dordrecht, 1993.
- SAUL, J.M. (1992): Logic Synthesis for Arithmetic Circuits Using Reed-Muller Representation. *Proc. EDAC*, Brussels, 1992, p. 109 – 113.
- SHEFFER, HENRY MAURICE (1913): A set of five independent postulates for Boolean algebras, with application to logical constants. *Transactions of the American Mathematical Society*, **14**, 1913, p. 481 – 488.
- STEINBACH, BERND & KEMPE, G. (1993): Minimization of AND-EXOR Expressions. *Proceedings of IFIP WG 10.5 - Workshop on Applications of the Reed - Muller Expansion in Circuit Design*, Hamburg, 1993, pp. 20 – 26.
- STONE, M. H. (1936): The theory of representations for Boolean Algebras. *Transactions of the American Mathematical Society*, **40**, 1936, p. 37-111.
- STROBACH, NIKO (2005): *Einführung in die Logik*. Wissenschaftliche Buchgesellschaft, Darmstadt 2005.
- WEBER, WOLFGANG (1977): Einführung in die Methoden der Digitaltechnik. Elitera-Verlag Berlin, ⁵1977 (AEG-Telefunken-Handbücher Band 6).
- ŽEGALKIN, I. I. (1927): Über die Technik der Berechnung von Sätzen in der symbolischen Logik (russ.), *Matematicheskij Sbornik (Mathematische Sammlung)* **34**, 1927, p. 9-28 (Moskva).
- ŽEGALKIN, I. I. (1928): Arithmetisierung der symbolischen Logik. Die Theorie der Aussagen und Funktionen mit einem Argument (russ.), *Matematicheskij Sbornik (Mathematische Sammlung)* **35**, 1928, p. 311-377 (Moskva).
- ŽEGALKIN, I. I. (1929): Arithmetisierung der symbolischen Logik. Fortsetzung (russ.), *Matematicheskij Sbornik (Mathematische Sammlung)* **36**, 1929, p. 205-338 (Moskva).